

AMD Ryzen 9 9900X3D - 4.4 GHz - 12 Kerne - 24 Threads

128 MB Cache-Speicher - Socket AM5 - Box

Gruppe	Prozessoren
Hersteller	AMD
Hersteller Art. Nr.	100-100001368WOF
EAN/UPC	0730143315579



Beschreibung

Höhere Geschwindigkeiten. Mehr Speicher. Größere Bandbreite. Sie müssen alle Hebel ziehen, das letzte Quäntchen herausholen und alles abräumen. Der AMD Ryzen 9 Prozessor wurde konzipiert, um Erwartungen zu übertreffen und neue Maßstäbe für Hochleistungs-Prozessoren zu setzen.

Hauptmerkmale

Produktbeschreibung	AMD Ryzen 9 9900X3D / 4.4 GHz Prozessor - Box
Produkttyp	Prozessor
Prozessortyp	AMD Ryzen 9 9900X3D
Anz. der Kerne	12 Kerne / 24 Threads
Cache-Speicher	128 MB
Integrierte Grafik	Radeon Graphics
Geeignete Sockel	Socket AM5
Prozessoranz.	1
Taktfrequenz	4.4 GHz
Max. Turbo-Taktfrequenz	5.5 GHz
Herstellungsprozess	4 nm
Funktionen	"Zen 5" Core Architecture, Advanced Vector Extensions (AVX), Advanced Vector Extensions 2 (AVX2), AES, AMD EXPO Technology, AMD Precision Boost 2 Technology, AMD Ryzen Master Utility, AMD RyzenTechnologies, AMD Simultaneous Multithreading (SMT), MMX-Befehlssatz

Ausführliche Details

	Allgemein
Produkttyp	Prozessor
	Prozessor
Typ / Formfaktor	AMD Ryzen 9 9900X3D
Anz. der Kerne	12 Kerne
Anz. der Threads	24 Threads
Cache-Speicher	128 MB

Cache-Speicher-Details	L3 - 128 MB L2 - 12 MB L1 - 960 KB
Prozessoranz.	1
Taktfrequenz	4.4 GHz
Max. Turbo-Taktfrequenz	5.5 GHz
Geeignete Sockel	Socket AM5
Herstellungsprozess	4 nm
Thermal Design Power (TDP)	120 W
Temperaturspezifikationen	95 °C
PCI Express Revision	5.0
Anz. PCI Express Lanes	28
Architektur-Merkmale	"Zen 5" Core Architecture, Advanced Vector Extensions (AVX), Advanced Vector Extensions 2 (AVX2), AES, AMD EXPO Technology, AMD Precision Boost 2 Technology, AMD Ryzen Master Utility, AMD RyzenTechnologies, AMD Simultaneous Multithreading (SMT), MMX-Befehlssatz
	Integrierte Grafik
Typ	Radeon Graphics
Basisfrequenz	2200 MHz
	Verschiedenes
Verpackung	AMD Processor in a Box (PIB)

Technische Daten © 1WorldSync. Technische Änderungen und Irrtümer vorbehalten.